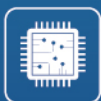


MT 1050

基础型快速控制原型机



CPU+FPGA架构, 实现20k快速控制

先进硬件架构, 结合自研RCP, 快速完成新能源变流器等电力电子系统控制。



兼容Simulink®, 提高算法部署效率

减少高校用户代码学习、硬件定制、调试等花费的时间, 加速毕业论文等产出。



真实IO接口, 助力工程实践

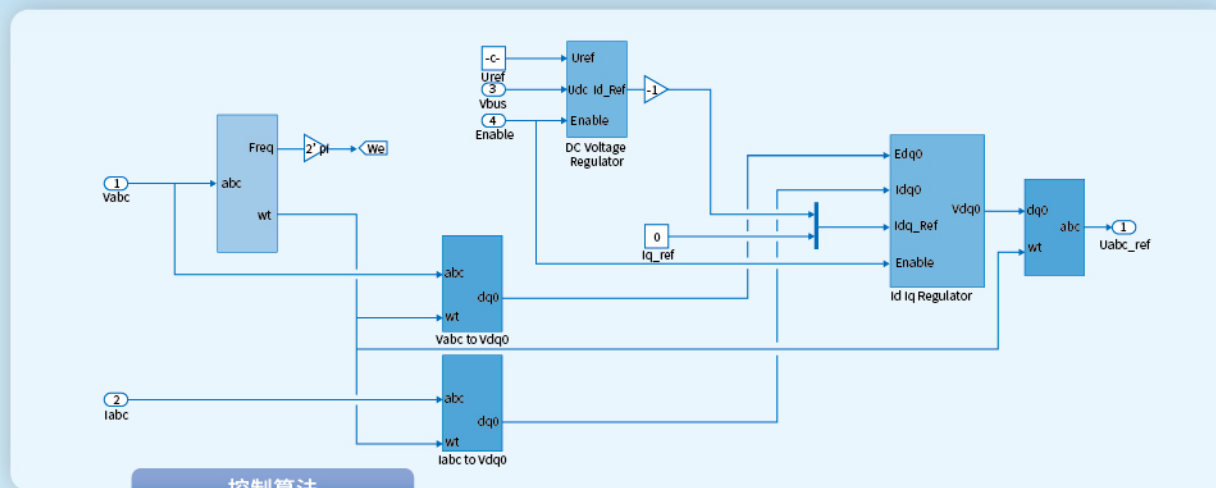
可以和电机等功率实物直接连接, 让高校用户更快更安全完成实验课题验证。



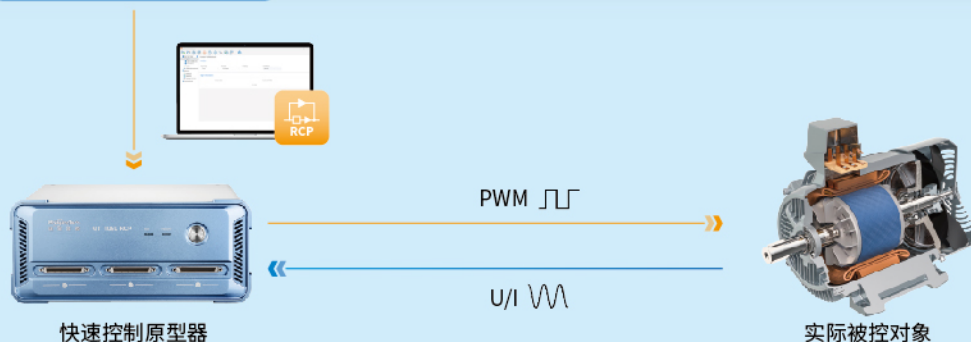
PWM生成等重要功能模块支持

支持载波的相频率调节和多种位置信号解码, 支持创新型研究型开发设计。

MT 1050基础型快速控制原型机



控制算法



快速控制原型器

实际被控对象

技术参数

型 号	MT 1050
处 理 器	双核ARM Cortex-A9, 主频 800MHz
内 存	2GB DDR3 SDRAM
FPGA	逻辑单元444K, 内存资源 26.5Mb, 含2020个 DSP Slice
模拟输出	8 路, 16bit, 1MSPS, $\pm 10V$
模拟输入	16 路, 16bit, 1MSPS, $\pm 10V$
数字输入	16路, 5V TTL
数字输出	48路: 32路PWM输出, 3.3V TTL; 16路普通DO, 3.3V TTL
通信协议	Modbus, Ethernet, Serial, CAN
光纤接口	4 SFP+
尺 寸	307mm*335mm*134mm (长*宽*高)