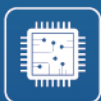
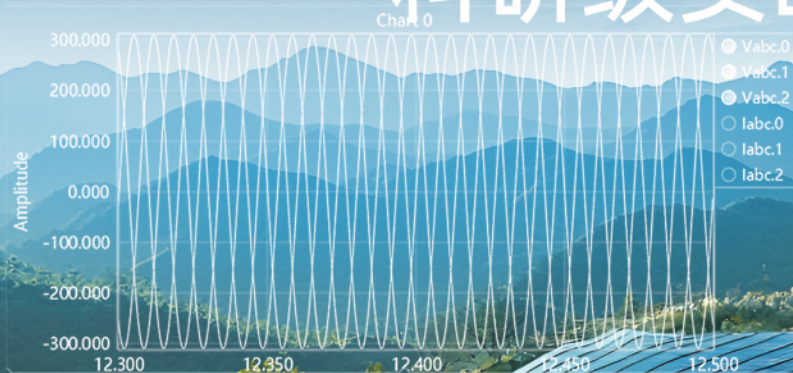


MT 6020

科研级实时仿真器



CPU+FPGA架构, 实现us级仿真

先进硬件架构, 结合自研小步长仿真软件, 助力电力电子系统仿真研究。



真实IO接口, 助力工程实践

可以和真实控制器连接, 帮助高校科研实验人员体会真实的工程测试环境。



前沿仿真技术, 驱动科研教学创新

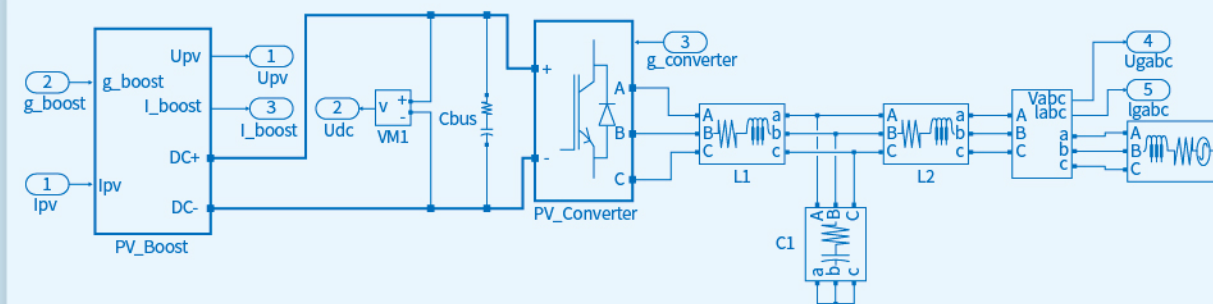
融入小步长仿真技术, 推动学术科研高水平产出, 助力实验教学高效率创新。



轻便小巧, 助力电气学科多套部署

一机多用, 无需各种平台切换, 适用电气学科多种实验, 助力高校快速部署实验室。

MT 6020科研级实时仿真器



被控对象模型



真实控制器

控制信号

采样信号



实时仿真器

技术参数

型 号	MT 6020
处 理 器	双核ARM Cortex-A9, 主频 800MHz
内 存	2GB DDR3 SDRAM
FPGA	逻辑单元444K, 内存资源 26.5Mb, 含2020个 DSP Slice
模拟输出	24 路, 16bit, 1MSPS, $\pm 10V$
模拟输入	16 路, 16bit, 1MSPS, $\pm 10V$
数字输入	64路, 5V TTL
数字输出	16 路, 3.3V TTL
通信协议	Modbus, Ethernet, Serial, CAN
光纤接口	4 SFP+
尺 寸	307mm*335mm*134mm(长*宽*高)